



DEUTSCHES
PATENT- UND
MARKENAMT

Offenlegungsschrift

DE 100 19 329 A 1

51 Int. Cl. 7:
H 02 M 3/00
H 02 M 3/28

21 Aktenzeichen: 100 19 329.3
22 Anmeldetag: 19. 4. 2000
43 Offenlegungstag: 25. 10. 2001

DE 100 19 329 A 1

71 Anmelder:
ABB Patent GmbH, 68309 Mannheim, DE

72 Erfinder:
Zehnich, Paul, Dipl.-Ing. (FH), 67122 Altrip, DE;
Schramm, Robert, Dipl.-Ing. (FH), 76756 Bellheim,
DE; Mast, Jochen, Dipl.-Ing., 69126 Heidelberg, DE;
Heinemann, Lothar, Dr.-Ing., 69493 Hirschberg, DE

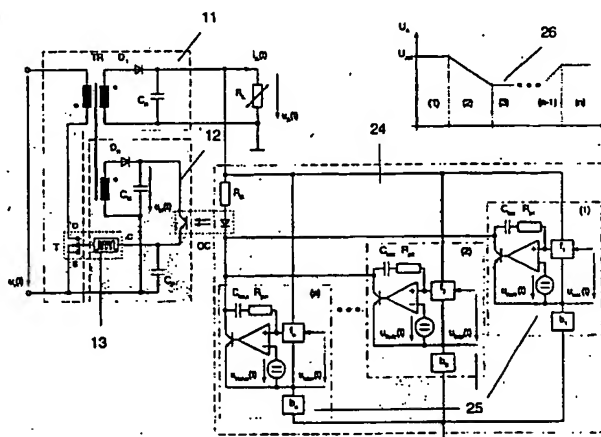
56 Für die Beurteilung der Patentfähigkeit in Betracht
zu ziehende Druckschriften:

DD 2 05 314 B1
JP Patents Abstracts of Japan:
60-77669 A, E- 341, Sept. 6, 1985, Vol. 9, No. 220;
09172776 A;

Die folgenden Angaben sind den vom Anmelder eingereichten Unterlagen entnommen

54 Schaltnetzteil mit geregelter Ausgangsspannung

57 Die Erfindung bezieht sich auf ein Schaltnetzteil zur
Speisung eines Verbrauchers mit variabler Last (R_L), das
einen Leistungsteil (11), eine Ansteuerschaltung (12) und
eine Steuer- und Regeleinrichtung (24, 31) zur Bildung eines
vom Ausgangsgleichstrom (I_A) des Schaltnetzteils ab-
hängig geregelten Eingangssignals der Ansteuerschaltung
(12) aufweist. Die Steuer- und Regeleinrichtung (24,
31) weist eine Anzahl n von Regelstufen (25, 32, 33, 34)
auf, deren Ausgänge parallel geschaltet sind zur Bildung
des Eingangssignals der Ansteuerschaltung (12). Damit
wird erreicht, daß die Ausgangsgleichspannung (U_A) des
Schaltnetzteils in vorgebbaren Bereichen des Ausgangs-
gleichstroms (I_A) jeweils gemäß einer vorgebbaren Cha-
rakteristik verändert wird.



DE 100 19 329 A 1

Beschreibung

- [0001] Die Erfindung bezieht sich auf ein Schaltnetzteil mit geregelter Ausgangsspannung gemäß dem Oberbegriff des Anspruchs 1.
- [0002] Solche Schaltnetzteile sind allgemein bekannt, und beispielsweise in O. Kielgenstein, "Schaltnetzteile in der Praxis", Vogel Buchverlag Würzburg, 1. Auflage 1986 in Form mehrerer Ausführungsbeispiele beschrieben.
- [0003] Handelsübliche Schaltnetzteile mit einem Gleichspannungsausgang sind üblicherweise so ausgelegt, daß sie einen angeschlossenen Verbraucher – auch bei variabler Belastung – mit einer nahezu konstanten Ausgangsspannung versorgen. Derartige Schaltnetzteile bestehen typisch aus einigen wenigen passiven Komponenten, mindestens einem passiven Leistungshalbleiter (Diode) und einem aktiven Leistungshalbleiter (z. B. MOS-FET), sowie den Bauelementen für die Realisierung einer Regelung, einer Ansteuerschaltung für den aktiven Leistungshalbleiter, sowie der notwendigen Hilfsstromversorgung zur Versorgung der Regelung und der Ansteuerung. Der aktive Leistungshalbleiter wird dabei gewöhnlich periodisch ein- und ausgeschaltet. Durch Veränderung des Verhältnisses von Einschaltzeit zur Periodendauer, also durch Pulsweitenmodulation (PWM), erfolgt schließlich die Regelung der Ausgangsspannung.
- [0004] Die Ausgangsspannungskennlinie $U_A = f(I_A)$ eines solchen Schaltnetzteils mit Regelung der Ausgangsspannung auf konstante Ausgangsspannung ist sehr einfach. Sie entspricht einer Geraden mit der Steigung Null, d. h. die Ausgangsspannung ist in Abhängigkeit des Ausgangsstromes = konstant.
- [0005] In manchen Anwendungsfällen wäre eine, hier als Kennliniensteuerung bezeichnete Betriebsweise wünschenswert, bei der sich die Ausgangsspannung gemäß einer vorgebbaren Kennlinie $U_A = f(I_A)$ abhängig vom Laststrom ändert. Beispielsweise um einen Konstantleistungsbetrieb, Kurzschlußfestigkeit oder sicheren Parallelbetrieb mehrerer Schaltnetzteile zu erreichen. Eine derartige Kennliniensteuerung lassen bekannte Schaltnetzteile nicht zu, oder würden einen erheblichen Zusatzaufwand erfordern.
- [0006] Der Erfindung liegt deshalb die Aufgabe zu Grunde, ein Schaltnetzteil anzugeben, mit dem eine prinzipiell beliebige Kennliniensteuerung auf einfache und damit kostengünstige Weise realisierbar ist.
- [0007] Diese Aufgabe wird durch ein Schaltnetzteil mit den im Anspruch 1 angegebenen Merkmalen gelöst. Vorteilhaft Ausgestaltungen sind in weiteren Ansprüchen angegeben.
- [0008] Mit der Erfindung wird eine modulare Ausführung der Steuer- und Regeleinrichtung des Schaltnetzteils vorgeschlagen, wobei Ausgänge mehrerer Regelstufen parallel geschaltet sind, wodurch bei einer Ausführung mit Potentialtrennung nur ein potentialtrennendes Koppelglied, z. B. ein Optokoppler am Eingang der Ansteuerschaltung des Leistungsteils benötigt wird.
- [0009] Eine weitere Beschreibung der Erfindung und deren Vorteile erfolgt nachstehend anhand eines in Zeichnungsfiguren dargestellten Ausführungsbeispiels.
- [0010] Es zeigt:
- [0011] Fig. 1 ein Schaltnetzteil nach dem Stand der Technik,
- [0012] Fig. 2 eine erfindungsgemäße Abwandlung des in Fig. 1 gezeigten Schaltnetzteils, und
- [0013] Fig. 3 ein Beispiel einer Ausführung der Steuer- und Regeleinrichtung zur Kennliniensteuerung.
- [0014] Das in Fig. 1 dargestellte Schaltnetzteil mit Potentialtrennung enthält einen Leistungsteil 11 mit einer ange-

schlossenen variablen Last, die ein Lastwiderstand R_L oder eine ohmsch-induktive Last sein kann. Eine Steuer- und Regeleinrichtung 14 dient zur Erfassung der zu regelnden Größe auf der Sekundärseite, also der Ausgangsspannung U_A , und zur Erzeugung des Steuersignals für eine Pulsdauer- oder Pulsweitenmodulation (PWM) des Leistungsteils 11, das einer Ansteuerung 12 mittels eines Optokopplers OC als Eingangssignal zugeführt ist.

[0015] Der Leistungsteil 11 ist als Sperrwandler ausgeführt, der aus nur einem aktiven Leistungshalbleiter T, einem Transformator TR, einer Gleichrichtdiode D_1 und einem Glättungskondensator C_A besteht. Beim verwendeten aktiven Leistungshalbleiter T sind Komponenten zur Ansteuerung und zur Bildung eines PWM-Signals mit in das Gehäuse des Leistungshalbleiters integriert, so daß ein Leistungsschalter 13 mit integrierten Zusatzfunktionen entsteht, der von mehreren Herstellern angeboten wird.

[0016] Die Erfassung der zu regelnden Größe (= Ausgangsspannung $u_A(t)$) erfolgt sekundärseitig mit einem Schaltungsteil einer Regelstufe 15 der Steuer- und Regeleinrichtung 14. Dieser Schaltungsteil besteht aus einer Reihenschaltung von Widerständen R_1 und R_2 mit welcher eine Ist-Spannung $u_{Ist}(t)$ über dem Widerstand R_2 erzeugt wird. Die Ist-Spannung $u_{Ist}(t)$ wird an den positiven Eingang eines nicht bezeichneten Verstärkers gelegt und mit einer Referenzspannung $u_{Ref}(t)$ aus einer Spannungsquelle, die am negativen Eingang des Verstärkers angeschlossen ist, verglichen. Der Ausgang des Verstärkers ist mit der Basis eines nachgeschalteten Bipolartransistors verbunden. Referenzspannung $u_{Ref}(t)$, Verstärker und Bipolartransistor bilden zusammen einen sogenannten Shuntregler 16. Durch die Beschaltung des Shuntreglers 16 mit einer Reihenschaltung aus einem Kondensator C_{Int} und einem Widerstand R_p ist ein PI-Regler ausgeführt, mit dem eine am Eingang des Verstärkers gebildete Spannungsdifferenz $u_{Ist}(t) - u_{Ref}(t)$ ausgeregelt wird. Für den stationären Zustand gilt also:

$$\frac{U_A}{U_{Ref}} = \frac{R_1 + R_2}{R_2},$$

was zu der dargestellten Ausgangskennlinie 17 führt. Die Übertragung des äquivalenten Signals auf die Primärseite erfolgt mit dem Optokoppler OC. Möglich sind zur Übertragung aber auch andere bekannte Schaltungen, wie z. B. die Übertragung des Signals mit Hilfe eines Impulstransformators, einer sekundärseitigen Modulationsstufe und einer primärseitigen Demodulationsstufe. Ein Widerstand R_C dient als Arbeitswiderstand für den Shuntregler. Die Lichtintensität der Leuchtdiode des Optokopplers hängt vom Strom durch den Arbeitswiderstand ab. Das primärseitig empfangene Signal ist auf den "Control-Eingang" des Leistungsschalters 13 mit den integrierten Zusatzfunktion geführt.

[0017] Die notwendige Hilfsenergieversorgung auf der Primärseite wird im dargestellten Beispiel durch eine dritte Wicklung des Transformators TR in Verbindung mit einer Diode D_H und einem Kondensator C_H erzeugt.

[0018] Eine der in Fig. 1 gezeigten bekannten Schaltung entsprechende Schaltung ist in Power Integrations "Data Book and Design Guide", 1996-97, Seite 2-51 beschrieben. Es sind außerdem Abwandlungen dieser Schaltung, insbesondere bezüglich der Wandlerart bekannt.

[0019] Fig. 2 zeigt eine ähnliche Schaltung eines Schaltnetzteils, die jedoch eine erfindungsgemäße Erweiterung aufweist, die sich auf die mit 24 bezeichnete Steuer- und Regeleinrichtung bezieht.

[0020] Die mit der Schaltung gemäß Fig. 1 übereinstimmenden Schaltungsteile sind in Fig. 2 übereinstimmend bezeichnet. Das sind insbesondere die Funktionsblöcke 11 und

12, die ebenso wie beim Stand der Technik auch alternativ ausgeführt sein können.

[0021] Die erfindungsgemäße Steuer- und Regeleinrichtung 24 enthält eine Anzahl n (n ist im Prinzip beliebig ganzzahlig) von Regelstufen 25. Die Regelstufen 25 sind in modularer Weise so angeordnet, daß sie zwar im Prinzip schaltungstechnisch unabhängig voneinander wirken, durch Parallelschaltung ihrer Ausgangssignale aber ein gemeinsames Signal zur Ansteuerung des primärseitigen Leistungsschalters 13 gebildet wird. Dadurch wird nur ein Optokoppler OK benötigt. Jede der Regelstufen 25 bildet das erforderliche Ansteuersignal für einen jeweiligen Abschnitt (1) bis (n) einer mit 26 bezeichneten Kennlinie. Damit wird die angestrebte Kennliniensteuerung mit n unterschiedlichen Teilabschnitten, die sich jeweils aneinander anschließen, erreicht. Die Kennliniensteuerung wird somit vorteilhaft ohne eine Änderung der Funktionsblöcke 11 und 12 erreicht. Jede Regelstufe 25 besteht dabei im wesentlichen aus einem vorzugsweise als PI-Regler verschalteten Shunt-Regler, sowie zwei einfachen Schaltungen, mit der die Beschaltung des Shunt-Reglers erfolgt. Diese beiden Schaltungen sind als Funktionsblöcke f_i und b_i dargestellt ($i = 1, 2, \dots, n$). Je nachdem, welche Regelfunktion die jeweiligen Regelstufen 25 erfüllen sollen, werden die Funktionsblöcke f_i und b_i mit entsprechenden Schaltungen, im wesentlichen Kombinationen aus passiven Bauelementen wie Widerstände und Kondensatoren, realisiert.

[0022] Fig. 3 zeigt beispielhaft eine Ausführung der Steuer- und Regeleinrichtung, die mit 31 bezeichnet ist, und die drei Regelstufen 32, 33 und 34 enthält. Sie ermöglicht die Realisierung einer dargestellten und mit 35 bezeichneten Kennlinie, die drei Teilabschnitte (1) bis (3) aufweist. Teilabschnitt (1) gewährleistet eine konstante Ausgangsspannung U_A bis zu einem Ausgangsstrom I_{A1} . Dieser Abschnitt (1) der Ausgangskennlinie 35 wird mit der ersten Regelstufe 32 erreicht, die identisch aufgebaut sein kann, wie die in Fig. 1 gezeigte bekannte Regelstufe 15.

[0023] Der zweite Teilabschnitt (2) der Ausgangskennlinie 35 zeigt einen Bereich mit einer Geraden, die eine von Null verschiedene Steigung aufweist, womit bei steigendem Ausgangsstrom die Ausgangsspannung verringert wird. Ein solches Verhalten kann beispielsweise bei einer Parallelschaltung von Schaltnetzteilen zur Steuerung der Stromaufteilung erwünscht sein. Schaltungstechnisch wird dies durch die zweite Regelstufe 33, eine Widerstandsbeschaltung R_4 und R_5 , sowie eine Widerstandsbeschaltung R_2 und R_3 erreicht. Der Widerstand R_2 liefert ein der Ausgangsspannung U_A äquivalentes, der Widerstand R_3 ein dem Ausgangsstrom I_A äquivalentes Signal. Zu beachten ist, daß die masseseitige Verbindungsleitung zwischen Lastwiderstand R_L und Glättungskondensator C_A des Leistungsteils 11 aufgetrennt ist, um den Laststrom $i_A(t)$ mittels des Widerstands R_3 erfassen zu können.

[0024] Mit dem dritten Teilabschnitt (3) wird eine Kurzschlußstrombegrenzung erreicht, die wirkt, wenn der Ausgangsstrom eine maximal zulässige Größe, hier I_{A2} überschritten hat. Zur Erfassung des Kurzschlußstromes dient, wie bereits erwähnt, der Widerstand R_3 . Der dritte Teilabschnitt (3) ist mittels der dritten Regelstufe 34 realisiert.

aufweist, dadurch gekennzeichnet, daß die Steuer- und Regeleinrichtung (24, 31) eine Anzahl n von Regelstufen (25, 32, 33, 34) aufweist, deren Ausgänge parallel geschaltet sind zur Bildung des Eingangssignals der Ansteuerschaltung (12).

2. Schaltnetzteil nach Anspruch 1, dadurch gekennzeichnet, daß der Leistungsteil (11) als pulsweitenmodulierter Sperrwandler ausgeführt ist.

3. Schaltnetzteil nach Anspruch 1 oder 2, dadurch gekennzeichnet, daß das Eingangssignal mittels eines Optokopplers (OC) potentialgetrennt der Ansteuerschaltung (12) zugeführt ist.

4. Schaltnetzteil nach einem der vorstehenden Ansprüche, dadurch gekennzeichnet, daß die Regelstufen (25, 32, 33, 34) dafür eingerichtet sind, ein resultierendes Eingangssignal der Ansteuerschaltung (12) zu bilden, das bewirkt, daß die Ausgangsgleichspannung (U_A) des Schaltnetzteils in vorgebbaren Bereichen des Ausgangsgleichstroms (I_A) jeweils gemäß einer vorgebbaren Charakteristik verändert wird.

5. Schaltnetzteil nach einem der vorstehenden Ansprüche, dadurch gekennzeichnet, daß die Regelstufen (25, 32, 33, 34) als beschaltete Shunt-Regler ausgeführt sind.

Hierzu 3 Seite(n) Zeichnungen

Patentansprüche

1. Schaltnetzteil zur Speisung eines Verbrauchers mit einer variablen Last (R_L), das einen Leistungsteil (11), eine Ansteuerschaltung (12) und eine Steuer- und Regeleinrichtung (24, 31) zur Bildung eines vom Ausgangsgleichstrom (I_A) des Schaltnetzteils abhängig geregelten Eingangssignals der Ansteuerschaltung (12)

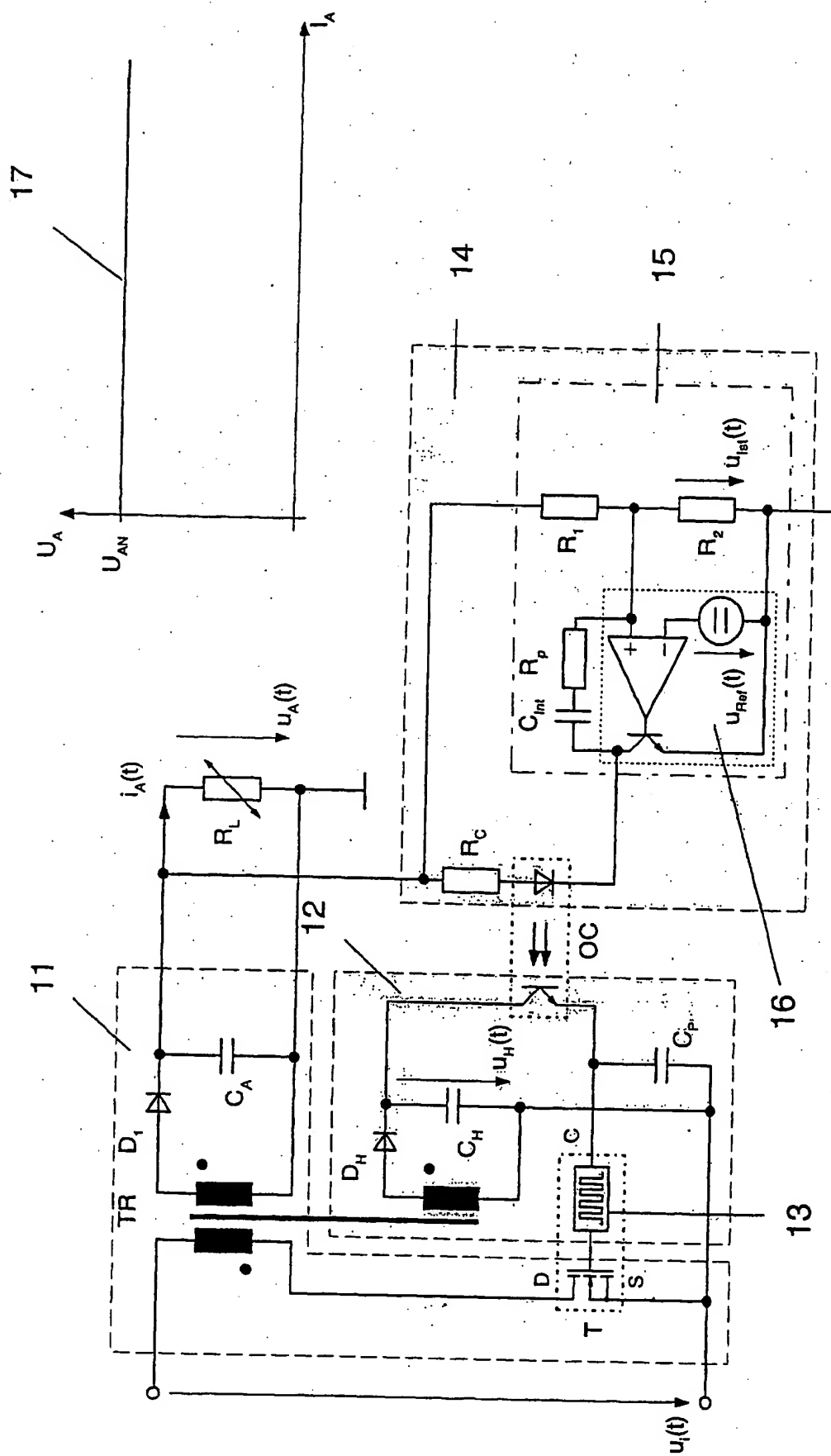


Fig. 1

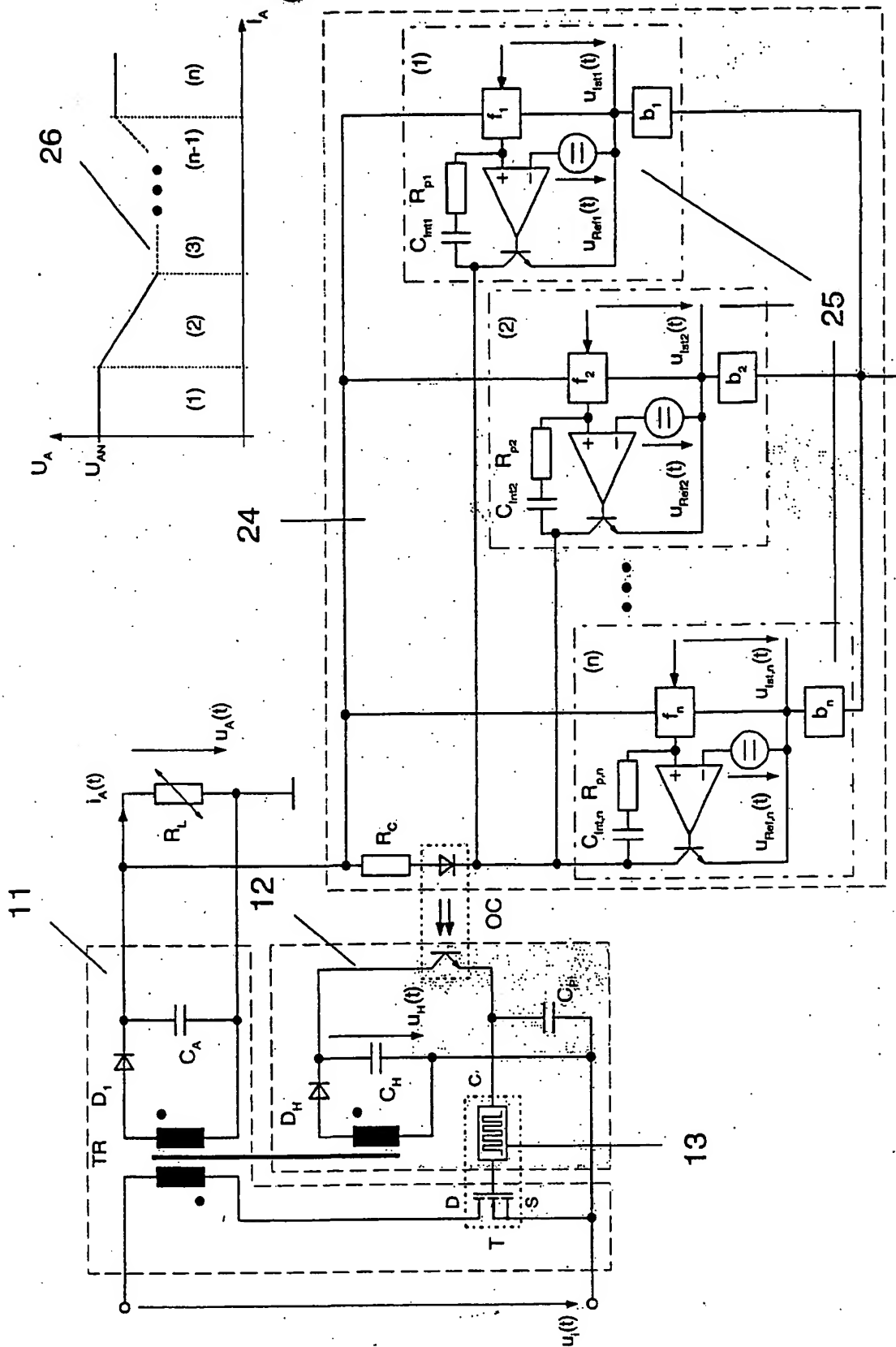


Fig. 2

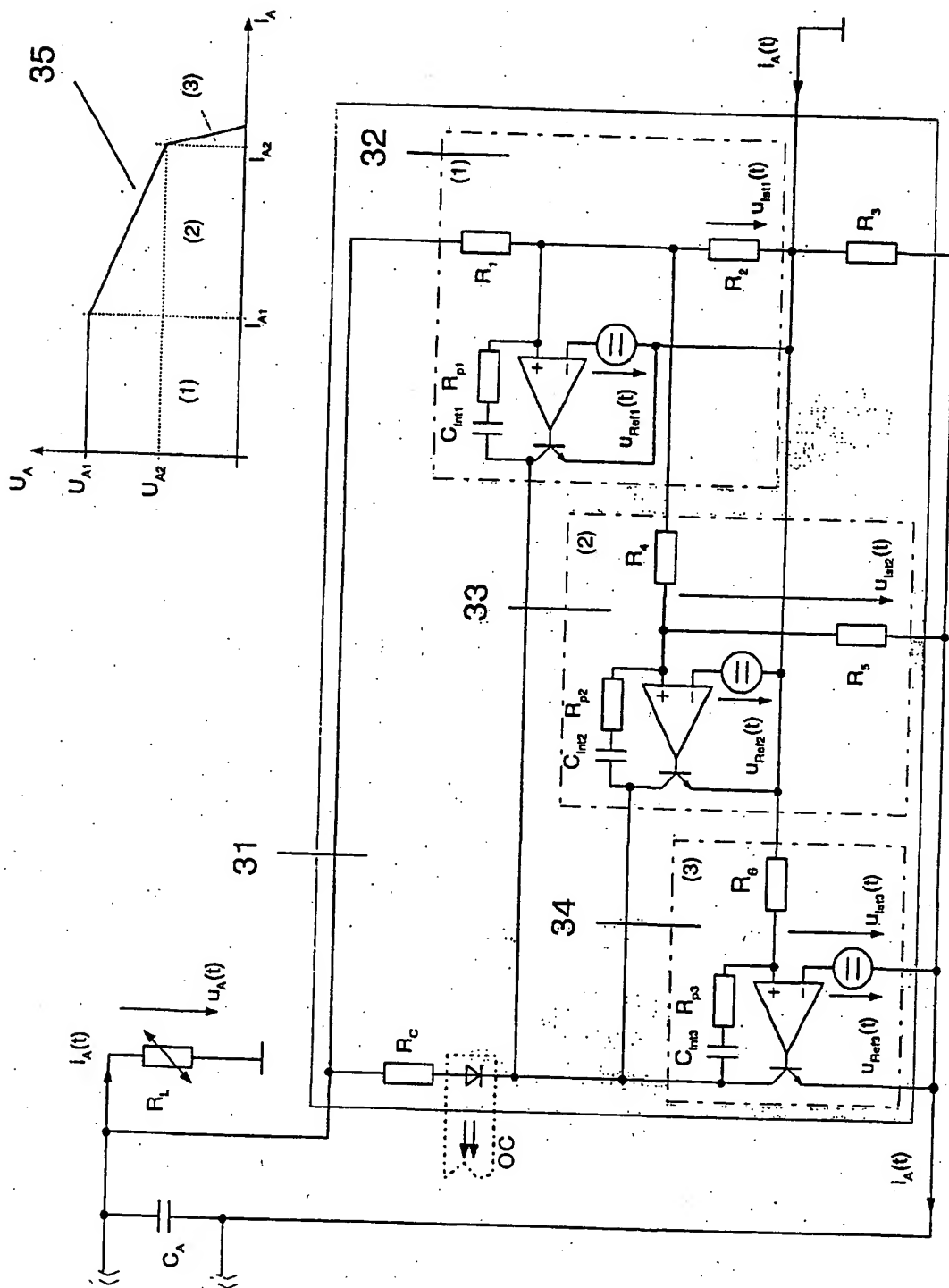


Fig. 3



PATENT ABSTRACTS OF JAPAN

(11) Publication number: 08289468 A

(43) Date of publication of application: 01.11.96

(51) Int. Cl.

H02J 1/12

H02J 1/00

H02M 3/28

(21) Application number: 07085727

(22) Date of filing: 11.04.95

(71) Applicant: FUJI ELELCTROCHEM CO LTD

(72) Inventor:
FUKUI NORIO
OSAKI MASAYASU
SHIMIZU ISAO

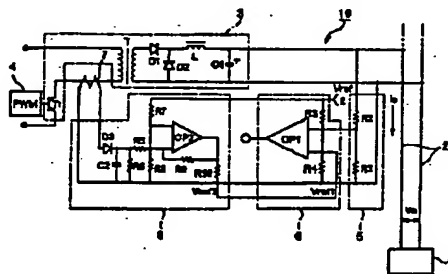
(54) DC POWER SUPPLY FOR PARALLEL OPERATION

(57) Abstract:

PURPOSE: To provide a DC power supply for parallel operation in which the accuracy of output is enhanced by eliminating the power loss while preventing the instantaneous power interruption surely.

CONSTITUTION: A DC power supply comprising a circuit 3 for outputting a DC voltage, a circuit 5 for detecting the output voltage from the circuit 3, a circuit 6 for detecting the error between the detected voltage and a reference voltage, and a circuit 4 for controlling the output voltage based on the detected error is connected directly in parallel with a common load thus constituting a DC power supply for parallel operation. A circuit 7 for detecting the current flowing through the load and a circuit 8 for controlling the reference voltage are also provided. The circuit 8 lowers the reference voltage as the detected load current increases and the circuit 4 controls the output voltage to decrease.

COPYRIGHT: (C)1996,JPO



THIS PAGE BLANK (USPTO)